

東北半導体・エレクトロニクスデザイン研究会 第5回会合 次第

日時：令和5年12月4日(月)13:00～15:00

場所：オンライン (Teams)

次 第

1. 開会

2. 議事

- | | |
|-------------------|-------|
| (1) 令和5年度補正予算について | 【資料1】 |
| (2) 活動状況について | 【資料2】 |
| (3) 今後の推進体制について | 【資料3】 |

3. 閉会